

香港交易及結算所有限公司及香港聯合交易所有限公司對本公告的內容概不負責，對其準確性或完整性亦不發表任何聲明，並明確表示概不就因本公告全部或任何部分內容而產生或因倚賴該等內容而引致的任何損失承擔任何責任。

Hong Kong Aerospace Technology Group Limited 香港航天科技集團有限公司

(於開曼群島註冊成立之有限公司)

(股份代號：1725)

有關與中國科學院上海微系統與信息技術研究所合作 擬發射搭載宇航級RISC-V芯片以進行空間測試的 業務發展最新情況

本公告旨在告知香港航天科技集團有限公司(「本公司」，連同其附屬公司統稱「本集團」)股東及潛在投資者有關本集團的最新業務發展。

合作

本公司董事(「董事」)會(「董事會」)欣然宣佈，於2021年9月13日，港航科(深圳)空間技術有限公司(「深圳港航科」，為本公司的間接全資附屬公司)與中國科學院上海微系統與信息技術研究所(「上海微系統所」)訂立合作協議，內容有關訂約方共同合作於中華人民共和國(「中國」)完成首個宇航級RISC-V高可靠性半導體(「芯片」)的空間驗證及衛星在軌測試(「合作」)。

RISC-V為新一代基於開源指令集的宇航處理器芯片，利用RVC(RISC-V代碼壓縮)技術改善程式代碼的大小，同時亦以增加每個程式的指令數量為代價，減少每個指令的CPU週期數。該技術透過犧牲代碼密度來簡化實現電路，使宇航級芯片更廣泛的運用於航天、航空、通訊、物聯網、新能源及智慧管理等領域。

根據合作，上海微系統所將提供高可靠芯片加載存儲測試及測試方案，而深圳港航科將打造必要的在軌環境，藉以實施測試方案。訂約方將就以下範疇展開合作，包括(i)開發芯片加載存儲測試及測試方案；(ii)有關加載存儲測試的機器安裝及能源供應；(iii)交換加載存儲測試數據；(iv)監測芯片的在軌狀態；及(v)對加載存儲測試數據進行數據分發、處理及分析。在軌測試時間為六(6)個月。

有關中國科學院上海微系統與信息技術研究所

上海微系統所擁有兩個國家重點實驗室，主要從事於電子科學與技術及信息與通訊工程兩大學科領域的研究。上海微系統所的前身為於1928年成立的國立中央研究院工程研究所，其為首批中國工學研究機構之一。

合作的理由及裨益

本集團已開展航天業務(目前透過「金紫荊星座」項目進行)，包括(1)智慧城市衛星大數據應用及解決方案；(2)衛星測控；(3)衛星製造；及(4)衛星發射。

誠如本公司日期為2021年8月20日的公告所披露，本集團已訂立衛星發射服務確認協議，下一次衛星發射預期將於2021年10月至12月進行。本集團將於即將進行的衛星發射中搭載RISC-V芯片以進行測試及驗證。董事會認為通過與上海微系統所合作，將可透過技能、知識及專長整合創造協同效益，同時增加本集團的科技創新與經濟效益。

因此，董事會認為，合作乃屬公平合理，且合作符合本公司及股東的整體利益。

承董事會命
香港航天科技集團有限公司
聯席主席兼行政總裁
文壹川

香港，2021年9月13日

於本公告日期，董事會包括執行董事文壹川先生(聯席主席兼行政總裁)、林健鋒先生、古嘉利女士(副主席)及馬富軍先生；非執行董事林家禮博士(聯席主席)及葉中賢博士；以及獨立非執行董事蒲祿祺先生、洪嘉禧先生、梁廣灝先生及羅志聰先生。